**Тема: Структурна схема програмованого контролера переривань i 8259A**

Формування 8-рівневої приоритетної системи векторних переривань для мікропроцесора типу і8086-Pentium 4. Автономний режим роботи контролера.

**Тема: Каскадне з’єднання контролерів переривань i 8259A**

Формування 64-рівневої і менше приоритетної системи векторних переривань для мікропроцесора типу і8086-Pentium 4. Каскадний режим роботи контролера.

**Тема: Програмування контролера переривань i 8259A**

Формат байту типу переривань. Формат OCW1. Послідовність ініціалізацій. Формат OCW2. Формат OCW3. Формат даних при опитуванні

**Питання для самопідготовки:**

Дескриптор конфігурації. Дискрептор інтерфейсу

Дескриптор кінцевої точки. Дескриптор ядра.

Взаємодія хост-контролера з хабом